

AMI DEBUG PORT 代码含义

代码	AMIBIOS
00	已显示系统的配置；即将控制 INI19引导装入。
01	处理器寄存器的测试即将开始，不可屏蔽中断即将停用。
02	停用不可屏蔽中断；通过延迟开始。
03	通电延迟已完成。
04	键盘控制器软复位 / 通电测试。
05	已确定软复位 / 通电；即将启动 ROM
06	已启动 ROM计算 ROMBIOS检查总和，以及检查键盘缓冲器是否清除。
07	ROMBIOS检查总和正常，键盘缓冲器已清除，向键盘发出 BAT( 基本保证测试 ) 命令。
08	已向键盘发出 BAT命令，即将写入 BAT命令。
09	核实键盘的基本保证测试，接着核实键盘命令字节。
0A	发出键盘命令字节代码，即将写入命令字节数据。
0B	写入键盘控制器命令字节，即将发出引脚 23和 24的封锁 / 解锁命令。
0C	键盘控制器引脚 23 24已封锁 / 解锁；已发出 NOP命令。
0D	已处理 NOP命令；接着测试 CMOS停开寄存器。
0E	CMOS停开寄存器读 / 写测试；将计算 CMOS检查总和。
0F	已计算 CMOS检查总和写入诊断字节；CMOS开始初始准备。
10	CMOS已作初始准备，CMOS状态寄存器即将为日期和时间作初始准备。
11	CMOS状态寄存器已作初始准备，即将停用 DMA和中断控制器。
12	停用 DMA控制器 1以及中断控制器 1和 2；即将视频显示器并使端口 B作初始准备。
13	视频显示器已停用，端口 B已作初始准备；即将开始电路片初始化 / 存储器自动检测。
14	电路片初始化 / 存储器处自动检测结束；8254计时器测试即将开始。
15	第 2通道计时器测试了一半；8254第 2通道计时器即将完成测试。
16	第 2通道计时器测试结束；8254第 1通道计时器即将完成测试。
17	第 1通道计时器测试结束；8254第 0通道计时器即将完成测试。
18	第 0通道计时器测试结束；即将开始更新存储器。
19	已开始更新存储器，接着将完成存储器的更新。
1A	正在触发存储器更新线路，即将检查 15微秒通 / 断时间。
1B	完成存储器更新时间 30微秒测试；即将开始基本的 64K存储器测试。
1C	
1D	

1E	
1F	
20	开始基本的 64K存储器测试；即将测试地址线。
21	通过地址线测试；即将触发奇偶性。
22	结束触发奇偶性；将开始串行数据读 / 写测试。
23	基本的 64K串行数据读 / 写测试正常；即将开始中断矢量初始化之前的任何调节。
24	矢量初始化之前的任何调节完成，即将开始中断矢量的初始准备。
25	完成中断矢量初始准备；将为旋转式断续开始读出 8042的输入 / 输出端口。
26	读出 8042的输入 / 输出端口；即将为旋转式断续开始使全局数据作初始准备。
27	全 1数据初始准备结束；接着将进行中断矢量之后的任何初始准备。
28	完成中断矢量之后的初始准备；即将调定单色方式。
29	已调定单色方式，即将调定彩色方式。
2A	已调定彩色方式，即将进行 ROM测试前的触发奇偶性。
2B	触发奇偶性结束；即将控制任选的视频 ROM检查前所需的任何调节。
2C	完成视频 ROM控制之前的处理；即将查看任选的视频 ROM并加以控制。
2D	已完成任选的视频 ROM控制，即将进行视频 ROM回复控制之后任何其他处理的控制。
2E	从视频 ROM控制之后的处理复原；如果没有发现 EGA/ VGA就要进行显示器存储器读 / 写测试。
2F	没发现 EGA/ VGA；即将开始显示器存储器读 / 写测试。
30	通过显示器存储器读 / 写测试；即将进行扫描检查。
31	显示器存储器读 / 写测试或扫描检查失败，即将进行另一种显示器存储器读 / 写测试。
32	通过另一种显示器存储器读 / 写测试；却将进行另一种显示器扫描检查。
33	视频显示器检查结束；将开始利用调节开关和实际插卡检验显示器的关型。
34	已检验显示器适配器；接着将调定显示方式。
35	完成调定显示方式；即将检查 BIOS ROM的数据区。
36	已检查 BIOS ROM数据区；即将调定通电信息的游标。
37	识别通电信息的游标调定已完成；即将显示通电信息。
38	完成显示通电信息；即将读出新的游标位置。
39	已读出保存游标位置，即将显示引用信息串。
3A	引用信息串显示结束；即将显示发现 <ESC>信息。

3B	已显示发现 < ESC> 信息；虚拟方式，存储器测试即将开始。
3C	
3D	
3E	
40	已开始准备虚拟方式的测试；即将从视频存储器来检验。
41	从视频存储器检验之后复原；即将准备描述符表。
42	描述符表已准备好；即将进行虚拟方式作存储器测试。
43	进入虚拟方式；即将为诊断方式实现中断。
44	已实现中断（如已接通诊断开关；即将使数据作初始准备以检查存储器在 0: 0 回转。）
45	数据已作初始准备；即将检查存储器在 0: 0 回转以及找出系统存储器的规模。
46	测试存储器已返回；存储器大小计算完毕，即将写入页面来测试存储器。
47	即将在扩展的存储器试写页面；即将基本 640K 存储器写入页面。
48	已将基本存储器写入页面；即将确定 1MB 以上的存储器。
49	找出 1MB 以下的存储器并检验；即将确定 1MB 以上的存储器。
4A	找出 1MB 以上的存储器并检验；即将检查 BIOS ROM 数据区。
4B	BIOS ROM 数据区的检验结束，即将检查 < ESC> 和为软复位清除 1MB 以上的存储器。
4C	清除 1MB 以上的存储器（软复位）即将清除 1MB 以上的存储器
4D	已清除 1MB 以上的存储器（软复位）；将保存存储器的大小。
4E	开始存储器的测试：（无软复位）；即将显示第一个 64K 存储器的测试。
4F	开始显示存储器的大小，正在测试存储器将使之更新；将进行串行和随机的存储器测试。
50	完成 1MB 以下的存储器测试；即将高速存储器的大小以便再定位和掩蔽。
51	测试 1MB 以上的存储器。
52	已完成 1MB 以上的存储器测试；即将准备回到实址方式。
53	保存 CPU 寄存器和存储器的大小，将进入实址方式。
54	成功地开启实址方式；即将复原准备停机时保存的寄存器。
55	寄存器已复原，将停用门电路 A- 20 的地址线。
56	成功地停用 A- 20 的地址线；即将检查 BIOS ROM 数据区。
57	BIOS ROM 数据区检查了一半；继续进行。
58	BIOS ROM 的数据区检查结束；将清除发现 < ESC> 信息。
59	已清除 < ESC> 信息；信息已显示；即将开始 DMA 和中断控制器的测试。
60	通过 DMA 页面寄存器的测试；即将检验视频存储器。
61	视频存储器检验结束；即将进行 DMA# 1 基本寄存器的测试。

62	通过 DMA# 1基本寄存器的测试 ;即将进行 DMA# 2寄存器的测试。
63	通过 DMA# 2基本寄存器的测试 ;即将检查 BIOS ROM数据区。
64	BIOS ROM数据区检查了一半 , 继续进行。
65	BIOS ROM数据区检查结束 ; 将把 DMA装置 1和 2编程。
66	DMA装置 1和 2编程结束 ,即将使用 59号中断控制器作初始准备。
67	8259初始准备已结束 ; 即将开始键盘测试。
80	键盘测试开始 , 正在清除和检查有没有键卡住 , 即将使键盘复原。
81	找出键盘复原的错误卡住的键 ; 即将发出键盘控制端口的测试命令。
82	键盘控制器接口测试结束 , 即将写入命令字节和使循环缓冲器作初始准备。
83	已写入命令字节 , 已完成全局数据的初始准备 ; 即将检查有没有键锁住。
84	已检查有没有锁住的键 , 即将检查存储器是否与 CMOS失配。
85	已检查存储器的大小 ; 即将显示软错误和口令或旁通安排。
86	已检查口令 ; 即将进行旁通安排前的编程。
87	完成安排前的编程 ; 将进行 CMOS安排的编程。
88	从 CMOS安排程序复原清除屏幕 ; 即将进行后面的编程。
89	完成安排后的编程 ; 即将显示通电屏幕信息。
8A	显示头一个屏幕信息。
8B	显示了信息 : 即将屏蔽主要和视频 BIOS
8C	成功地屏蔽主要和视频 BIOS, 将开始 CMOS后的安排任选项的编程。
8D	已经安排任选项编程 , 接着检查滑了鼠和进行初始准备。
8E	检测了滑鼠以及完成初始准备 ; 即将把硬、软磁盘复位。
8F	软磁盘已检查 , 该磁碟将作初始准备 , 随后配备软磁碟。
90	软磁碟配置结束 ; 将测试硬磁碟的存在。
91	硬磁碟存在测试结束 ; 随后配置硬磁碟。
92	硬磁碟配置完成 ; 即将检查 BIOS ROM的数据区。
93	BIOS ROM的数据区已检查一半 ; 继续进行。
94	BIOS ROM的数据区检查完毕 , 即调定基本和扩展存储器的大小。
95	因应滑鼠和硬磁碟 47型支持而调节好存储器的大小 ; 即将检验显示存储器。
96	检验显示存储器后复原 ; 即将进行 C800: 0任选 ROM控制之前的初始准备。
97	C800: 0任选 ROM控制之前的任何初始准备结束 , 接着进行任选 ROM的检查及控制。
98	任选 ROM的控制完成 ; 即将进行任选 ROM回复控制之后所需的任何处理。
99	任选 ROM测试之后所需的任何初始准备结束 ; 即将建立计时器的

	数据区或打印机基本地址。
9A	调定计时器和打印机基本地址后的返回操作；即调定 RS- 232基本地址。
9B	在 RS- 232基本地址之后返回；即将进行协处理器测试之初始准备。
9C	协处理器测试之前所需初始准备结束；接着使协处理器作初始准备。
9D	协处理器作好初始准备，即将进行协处理器测试之后的任何初始准备。
9E	完成协处理器之后的初始准备，将检查扩展键盘，键盘识别符，以及数字锁定。
9F	已检查扩展键盘，调定识别标志，数字锁接通或断开，将发出键盘识别命令。
A0	发出键盘识别命令；即将使键盘识别标志复原。
A1	键盘识别标志复原；接着进行高速缓冲存储器的测试。
A2	高速缓冲存储器测试结束；即将显示任何软错误。
A3	软错误显示完毕；即将调定键盘打击的速率。
A4	调好键盘的打击速率，即将制订存储器的等待状态。
A5	存储器等候状态制定完毕；接着将清除屏幕。
A6	屏幕已清除；即将启动奇偶性和不可屏蔽中断。
A7	已启用不可屏蔽中断和奇偶性，即将进行控制任选的 ROM在 E000: 0之所需的任何初始准备。
A8	控制 ROM在 E000: 0之前的初始准备结束，接着将控制 E000: 0之后所需的任何初始准备。
A9	从控制 E000: 0 ROM返回，即将进行控制 E000: 0任选 ROM之后所需的任何初始准备。
AA	在 E000: 0控制任选 ROM之后的初始准备结束；即将显示系统的配置。
B1	BIOS引导结束，主板 CK
BE	
BF	
C0	
C1	
C3	
C5	
C6	
CA	
CC	
EE	
FF	

--	--

### AMI BIOS 自检响铃含义：

- 1 短：内存刷新失败。更换内存条。
- 2 短：内存 ECC 校验错误。在 CMOS Setup 中将内存关于 ECC 校验的选项设为 Disabled 就可以解决，不过最根本的解决办法还是更换一条内存。
- 3 短：系统基本内存（第 1 个 64kB）检查失败。换内存。
- 4 短：系统时钟出错。
- 5 短：中央处理器（CPU）错误。
- 6 短：键盘控制器错误。
- 7 短：系统实模式错误，不能切换到保护模式。
- 8 短：显示内存错误。显示内存有问题，更换显卡试试。
- 9 短：ROM BIOS 检验和错误。
- 1 长 3 短：内存错误。内存损坏，更换即可。
- 1 长 8 短：显示测试错误。显示器数据线没插好或显示卡没插牢。